PATENT ABSTRACTS OF JAPAN

(11)Publication number:

2002-305212

(43)Date of publication of application: 18.10.2002

(51)Int.Cl.

H01L 21/52 COSG 59/24 COSG 59/56 CO8K 3/08 CO8L 63/02 // CO9J 9/02 C09J163/02 C09J175/04

(21)Application number: 2001-107360 (22)Date of filing:

05.04.2001

(71)Applicant: TOSHIBA CHEM CORP

(72)Inventor · HARA MINORU

(54) MOUNTING PASTE FOR SEMICONDUCTOR

(57)Abstract:

PROBLEM TO BE SOLVED: To provide mounting paste for a semiconductor which has low resistance while making the most of the properties that epoxy resin has had hitherto, and is capable of hardening at low temperatures.

SOLUTION: This mounting paste for a semiconductor includes (A) bisphenol- type epoxy resin, (B) urethane prepolymer where isocyanate equivalent is 1000 or higher (C) hydrazide (for example, bisphenol A ether dicarboxylic acid hydrazide) and dicyandiamide, and (D) silver power as mandatory components, and where the resin components of [(A)+(B)] is mixed by 10-40 wt.%, the hydrazide of the hardener (C) by 1-10 wt.%, the dicyandiamide of the hardener (C) by 1-10 wt.%, and the silver powder (D) by 20-75 wt.% with respect to the whole.

(19)日本国特許庁(JP)

(12) 公開特許公報(A)

(11)特許出願公開番号 特開2002-305212 (P2002-305212A)

(43)公開日 平成14年10月18日(2002.10.18)

(51) Int.Cl. ⁷		識別記号	FΙ			テーマコード(参考)	
H01L	21/52		HO1L 2	21/52	E	4 J 0 0 2	
C 0 8 G	59/24		C08G 5	59/24		4 J O 3 6	
	59/56			59/56		4 J O 4 O	
C 0 8 K	3/08		C08K	3/08		5 F 0 4 7	
C08L	63/02		C08L 6	63/02			
		審査請求	未前求 前求	項の数2 OL	(全 4 頁)	最終頁に続く	
(21)出廣番号		特顯2001-107360(P2001-107360)	(71)出願人 390022415 東芝ケミカル株式会社				
(22)出願日		平成13年4月5日(2001.4.5)		東京都港区第	F橋3丁目34	89号	
			(72)発明者	原実			
				神奈川県川崎	市川崎区千川	前町9番2号 東	
				芝ケミカル棋	k式会社川崎	L場内	
			(74)代理人	100084065			
				弁理士 諸田			

最終頁に続く

(54) 【発明の名称】 半導体用マウントベースト

(57)【要約】

【課題】 従来エポキシ樹脂がもっていた特性を生かしつつ低応力性を有し、さらに低温硬化が可能な半導体用マウントペーストを提供する。

「解決手段」 (A) ビスフェノール型エポキン樹脂、(B) イソンアネート当場が1000以上であるウレタンプレポリー、(C) 接(成務として、ヒドラジッド (例えばビスフェノールAエーテルジカルボン酸ヒドラジド) およびジンアンジアミド、並びに(D) 銀粉を必須成分とし、ベースト全体に対して、[(A) リークリードラジッドが10~40重量%。(C) 硬化剤のジンリビドラジッドが10~40重量%。(C) 硬化剤のジンリビドラジッドが10~40mgのジン

(B) リの側に取びが10~40里底が、(C) 硬化剤 のヒドラジッドが1~10重量%、(C) 硬化剤のジシ アンジアミドが1~10重量%、(D) 銀粉が20~7 5重量%、それぞれ配合されてなる半導体用マウントペ ーストである。

【特許請求の範囲】

【請求項1】 (A) ビスフェノール型エポキシ樹脂、 (B) イソシアネート当量が1000以上であるウレタ ンプレポリマー、(C)硬化剤として、ヒドラジッドお よびジシアンジアミド、並びに(D)銀粉を必須成分と し、ペースト全体に対して、「(A)+(B)]の樹脂 成分が10~40重量%、(C)硬化剤のヒドラジッド が1~10重量%. (C) 硬化剤のジシアンジアミドが 1~10 重量%、(D)銀粉が20~75 重量%の割合 に、それぞれ配合されてなることを特徴とする半導体用 10 マウントペースト

【請求項2】 (A) ビスフェノール型エポキシ樹脂と (B) のウレタンプレポリマーの配合割合「(A): (B)] が、重量比率で10:2.5~10:5の範囲 内である請求項1記載の半導体用マウントペースト。 【発明の詳細な説明】

[0001]

【発明の異する技術分野】本発明は、エポキシ樹脂を主 成分とする熱硬化性の接着剤に関するものであり、半導 体チップなどマウント用の導電性接着剤として好適なも 20 のである。

[0002]

【従来の技術】半導体チップ等の電子部品をアルミナ基 板や有機基板などの回路基板上の所定箇所に搭載するた め、様々なエポキシ樹脂系の絶縁性および導電性ペース トが提案されている。これらマウント用の接着剤には、 低応力や耐熱性などで優れた特性が求められている。 [0003]

【発明が解決しようとする課題】現在、6 mm角以上の 大型半導体チップは、QFPなどのパッケージ形態で製 30 品化され、使用される基板には銅フレームが使用されて いる。しかし、細とシリコンチップのもつ線能張係数の 差が、チップ搭載硬化後の反りを生じさせ、この反り が、チップクラック等の問題を起こしている。また、パ ッケージの信頼性を向上させるためには、パッケージ全 体の応力を小さくすることが重要である。

【0004】そしてまた、Cuフレームのように熱によ る酸化被膜を作りやすいものは、モールド樹脂との濡れ 性が悪くなり、吸湿リフローの信頼性が低くなる傾向に ある。そこで、酸化被膜を作りにくいような低温でチッ 40 プをマウントして硬化させれば、酸化被膜の少ない状態 でモールドを行うことができ、信頼性の向上につながる と考えられている。

【0005】従来の電子デバイス用接着剤では、主剤の 熱硬化性樹脂にビスフェノールAタイプおよびビスフェ ノールFタイプのエポキシ樹脂が用いられており、ま た、潜在性や可使時間を長くするため、イミダゾール系 の硬化剤を用いられている。しかし、上記の組合せで作 成される従来接着剤は、弾性率が高く硬いため、先に述 べた膨張係数の差から生じる応力を緩和することができ 50 ドラジッドおよびジシアンジアミドの2種類を併用する

tev.

【0006】応力を緩和する目的としてエラストマーを 導入することが知られているが、一般的なエラストマー を用いると、応力を緩和することはできてもピスフェノ ールタイプのエポキシ樹脂が従来もっていた耐熱性や耐 湿性の低下を招いていた。

2

【0007】本発明の目的は、上記の問題点を解決する ために、従来エポキシ樹脂がもっていた特性を生かしつ つ低応力性を有し、さらに低温硬化が可能な半導体用マ ウントペーストを提供するものである。

[0008]

【課題を解決するための手段】本発明者は、上記の目的 を達成しようと鋭意研究を重ねた結果、主材の勢硬化性 樹脂として特定の二成分を用いた熱硬化性接着剤が、高 い耐熱性と低応力性をもつことを見いだし、本発明を完 成したものである。

【0009】即ち、本発明は、(A) ビスフェノール型 エポキシ樹脂、(B) イソシアネート当量が1000以 上であるウレタンプレポリマー、(C)硬化剤として、 ヒドラジッドおよびジシアンジアミド、並びに (D) 銀 粉を必須成分とし、ペースト全体に対して、「(A)+ (B)] の樹脂成分が10~40重量%、(C) 硬化剤 のヒドラジッドが1~10重量%、(C)硬化剤のジシ アンジアミドが1~10重量%、(D) 銀粉が20~7 5 重量%の割合に、それぞれ配合されてなることを特徴 とする半導体用マウントペーストである.

【0010】以下、本発明を詳細に説明する。

【0011】本発明に用いる熱硬化性樹脂成分として は、(B) イソシアネート (NCO) 当量が1000以 上であるウレタンプレポリマーおよび(A) ビスフェノ ール型エポキシ樹脂の混合物である。 (B) のウレタン プレポリマーは、液状であることが好ましい。 ウレタン プレポリマーの基本骨格については、特に限定はなく、 ジフェニルメタンジイソシアネート、ヘキサメチレンジ イソシアネート等が挙げられる。また。(A) ビスフェ ノール型のエポキシ樹脂も、液状であることが好まし く、重合度も1か0であるものがよい。その基本骨格に ついては、ビスフェノールAタイプ、ビスフェノールF タイプ、ビスフェノールADタイプなどが挙げられる。 (A) ピスフェノール型エポキシ樹脂と(B) のウレタ ンプレポリマーの配合割合「(A):(B)]は、マウ ントペースト用途では重量比率で10:2.5~10: 5 が好ましい。この配合割合より(A) ビスフェノール 型エポキシ樹脂が過多になれば応力緩和性が下がり、 (B) のウレタンプレポリマーが過多になれば耐熱性等 が下がる。従ってこの範囲がよい。また、[(A)+ (B)] の熱硬化性樹脂成分の配合割合は、ペースト組 成物全体に対して10~40重量%が好ましい。 【0012】本発明に用いる (C) 硬化剤としては、ヒ

ことが必須である。ヒドラジッドとしては、例えば、 1. 3-ビス (ヒドラジノエチル) イソプロピルヒダン トイン、7、11-オクタデカジエン-1、18-カル ボヒドラジド、ビスフェノールAエーテルジカルボン酸 ヒドラジド等が挙げられる。

【0013】また、ヒドラジッドと併用されるジシアン ジアミドとしては、各種粒径のものが使用可能である。 ジシアンジアミドの具体的銘柄としては、DICY-7 (油化シェルエポキシ社製、商品名) がある。ヒドラジ ッド系の触媒を用いることにより、エポキシとウレタン 10 【0020】比較例1 とがランダムなネットワークを形成させることになっ て、低温キュアが可能となり、さらにジシアンジアミド との併用により、耐熱性を向上させることができる。 【0014】上記のヒドラジッドの配合割合は、ペース ト組成物全体に対して1~10重量%、またジシアンジ アミドの配合割合も、ペースト組成物全体に対して1~ 10重量%であることが好ましい。

【0015】本発明に用いる(D)銀粉としては、形状 等に制限なく使用することができる。銀粉の配合割合 は、樹脂組成物に対して20~75重量%であることが 20 イソシアネート当量1000以上のウレタンプレボリマ 好ましい。

【0016】本発明の半導体用マウントペーストにかか る製造方法は、常法により上述した各成分、即ち、ビス フェノール型エポキシ樹脂、ウレタンプレポリマー、ヒ ドラジッド、ジシアンジアミド、銀粉、その他成分を加 え、十分に攪拌して容易に製造することができる。 [0017]

【作用】本発明において、熱硬化性樹脂の主材樹脂とし て、上記した特定の2種類「(B) ウレタンプレポリマ ーおよび(A) ビスフェノール型エポキシ樹脂の混合 物]を用い、変性アミン硬化剤(ヒドラジッドおよびジ シアンジアミド)を用いることにより、低応力性を有 し、耐熱信頼性のが高いマウント用ペーストを得ること ができる。

[0018]

【発明の実施の形態】次に、本発明を実施例によって具 体的に説明するが、本発明はこれらの実施例によって限 定されるものではない。以下の実施例および比較例にお いて、「部」とあるのは「重量部」を意味する。

【0019】実施例1

ビスフェノールF型エポキシ淋脂としてYI.-983II (油化シェルエポキシ社製、商品名) 12.5 部.イソ* * シアネート当量1000以上のウレタンプレポリマーと してQR9276 (旭電化社製商品名、イソシアネート 当量1620) 6.2部、硬化剤にはビスフェノールA エーテルジカルポン酸ヒドラジド0. 3部およびジシア ンジアミドロ、5部、鱗片状銀粉73部、および反応希 釈剤としてt-ブチルフェニルグリシジルエーテル (以 後TGEと略す) 7. 5部を混合して熱硬化性接着剤を 得た。この接着剤について接着強度を測定し、またチッ プの反り量を評価して結果を表1に示した。

ビスフェノールF型エポキシ樹脂としてYL-983U (油化シェルエポキシ社製、商品名) 18.7部、硬化 剤にはピスフェノールAエーテルジカルボン酸ヒドラジ ドロ、3部とジシアンジアミドロ、5部および鱗片状銀 粉を73部、および反応希釈剤としてTGE7.5部を 混合して熱硬化性接着剤を得た。実施例と同様の方法で 接着強度およびチップの反り量を評価測定して、結果を 表1に示した。

【0021】比較例2

一としてQR9276(担電化社製商品名、イソシアネ ート当量1620)18.7部、硬化剤にはビスフェノ ールAエーテルジカルポン酸ヒドラジド O. 3部とジシ アンジアミドロ、5部、鱗片状銀粉を73部、および反 応希釈剤としてTGEを7.5部を混合して熱硬化性接 着剤を得た。この接着剤について実施例と同様の方法で 接着強度およびチップの反り量を評価して結果を表1に 示した。

[0022]比較例3

30 ビスフェノールF型エポキシ樹脂としてYL-983U (油化シェルエポキシ社製、商品名) 12.5部、イソ シアネート当量1000未満のウレタンプレポリマーと してコロネートHX(日本ポリウレタン工業社製商品 名、イソシアネート当量332.6)6.2部、硬化剤 にはビスフェノールAエーテルジカルボン酸ヒドラジド 0. 3部とジシアンジアミド0. 5部. 鱗片状銀粉73 部、および反応希釈剤としてTGE7、5部を混合して 熱硬化性接着剤を得た。実施例と同様の方法で接着強度 およびチップの反り量を評価測定して、結果を表1に示 40 した。

[0 0 2 3] [表1]

	例	実施例	比較例		
特性 (単位)		1	1	2	3
接着強度(k g/mm ²) チップ反り量(μm)	[240°C]	1. 5 30	3. 0 120	0. 5 20	1. 0 80

剤を挟み込み、120℃、120分間で硬化させた後、 240℃における剪断強度を測定した。チップの反り量 は、4×12mmシリコンチップとCu基板の間に膜厚 が20 u mとなるように接着剤を挟み込み、150℃。 120分間で硬化させた後、常温におけるチップの反り 量を表面相さ計にて測定した。

* [0024] 【発明の効果】本発明によれば、熱硬化性樹脂の主材エ ポキシ樹脂として特定の2成分を用い、また、2種類の 硬化剤を特定量配合することにより得られるマウント用 ペーストは、低応力性および耐熱信頼性を兼ね有するこ

フロントページの続き

(51) Int. Cl. 1 // C 0 9 J 9/02 識別記号

FΙ C 0 9 I 9/02 テーマコート (参考)

163/02

175/04

F ターム(参考) 4J002 CD051 CK022 DA078 EQ026 ET007 FD146 FD147 GJ01 4T036 AD08 DC27 DC31 DC35 FB10 JA06 41040 EC061 EF151 EF291 EF292

EF301 EF302 HA066 HC15 HC16 JA05 JB02 KA03 KA16 KA32 LA08 LA09 NA20 5F047 BA34

163/02 175/04

とが可能となった。

JP 2002-305212 (Machine translation copy)

[Detailed Description of the Invention]

[0001]

[Field of the Invention]This invention relates to the thermosetting adhesives which use an epoxy resin as the main ingredients.

It is suitable as electroconductive glue for mount, such as a semiconductor chip.

[00021

[Description of the Prior Art]Since electronic parts, such as a semiconductor chip, are carried in the prescribed spot on the circuit boards, such as an alumina substrate and an organic group board, the insulation of various epoxy resin systems and conductive paste are proposed. The adhesives for these mount are asked for the characteristic excellent in low stress, heat resistance, etc.

[00031

[Problem(s) to be Solved by the Invention]Now, the large-sized semiconductor chip of six or more mm squares is produced commercially by package forms, such as QFP, and the copper frame is used for the substrate used. However, the difference of the coefficient of linear expansion which copper and a silicon chip have produced the curvature after chip loading hardening, and this curvature has caused problems, such as a chip crack. In order to raise the reliability of a package, it is important to make the stress of the whole package small.

[0004] And some which are easy to make the oxide layer by heat like the Cu frame again are in the tendency for wettability with mold resin to worsen and for the reliability of a moisture absorption reflow to become low. Then, if a chip is mounted and stiffened at the low temperature which cannot make an oxide layer easily, a mold can be performed in the state with few oxide layers, and it is thought that it leads to improvement in reliability.

[0005]In the conventional adhesives for electron devices, in order to use the bisphenol A type and bisphenol F type epoxy resin for the thermosetting resin of base resin and to lengthen latency and working life, the hardening agent of an imidazole series is used. However, since [that an elastic modulus is high and adhesives' is conventionally hard] it is created in the above-mentioned combination, they cannot mitigate the stress produced from the difference of the expansion coefficient described previously.

[0006]Although introducing an elastomer as a purpose of easing stress was known, when the general elastomer was used, even if it could ease stress, the bisphenol type epoxy resin had caused the heat resistance and the damp-proof fall which it had conventionally. [0007]In order to solve the above-mentioned problem, the purpose of this invention has low stress nature, employing efficiently the characteristic which the epoxy resin had conventionally, and provides the mount paste for semiconductors in which cold cure is still more possible.

180001

[Means for Solving the Problem]As a result of repeating research wholeheartedly in order to attain the above-mentioned purpose, this invention person used to find out that thermosetting adhesive using two ingredients specific as thermosetting resin of a

principal member has high heat resistance and low stress nature, and used to complete this invention.

[0009]Namely, (A) bisphenol type epoxy resin and (B) isocvanate equivalent this invention as a urethane prepolymer which is 1000 or more, and a (C) hardening agent. Use Hydrazide, dicyandiamide, and (D) silver dust as an essential ingredient, and the whole paste is received, A resinous principle of [+ (B)] is mount paste for semiconductors in which 10 - Hydrazide of 40 % of the weight and the (C) hardening agent are characterized by blending 1 - dicyandiamide of 10 % of the weight and the (C) hardening agent to 10% of the weight, and coming to blend 1 - (D) silver dust with 20 to 75% of the weight of a rate, respectively. [(A)]

[0010]Hereafter, this invention is explained in detail.

[0011] As a thermosetting resin ingredient used for this invention, (B) isocvanate (NCO) equivalent is a mixture of a urethane prepolymer and (A) bisphenol type epoxy resin which is 1000 or more. A liquefied thing of a urethane prepolymer of (B) is preferred. About a basic skeleton of a urethane prepolymer, there is no limitation in particular and diphenylmethane diisocyanate, hexamethylene di-isocyanate, etc. are mentioned. A liquefied thing of a (A) bisphenol type epoxy resin is also preferred, and, also as for a degree of polymerization, what is 1 or 0 is good. About the basic skeleton, a bisphenol A type, a bisphenol F type, a bisphenol A D type, etc. are mentioned. (A) bisphenol type epoxy resin -- (-- B --) -- urethane -- a prepolymer -- a blending ratio -- [-- (-- A --) -- : --(-B --) --] -- mount paste -- a use -- **** -- a wt. ratio -- 10:2 . -- five - 10:5 -- it is desirable. If (A) bisphenol type epoxy resin becomes excessive from this blending ratio, stress relaxation nature will fall, and if a urethane prepolymer of (B) becomes excessive. heat resistance etc. will fall. Therefore, this range is good. As for a blending ratio of a thermosetting resin ingredient of [+ (B)], 10 to 40 % of the weight is preferred to the whole paste composition. [(A)]

[0012] As a (C) hardening agent used for this invention, it is indispensable to use together two kinds, Hydrazide and dicyandiamide. As Hydrazide, 1,3-

bis(hydrazinoethyl)isopropylhydantoin, 7,11-octadecadiene- 1,18-carbohydrazide,

bisphenol A ether dicarboxylic acid hydrazide, etc. are mentioned, for example, [0013] As dicyandiamide used together with Hydrazide, it is usable in a thing of various

particle diameter. As a concrete brand of dicyandiamide, there is DICY-7 (oil recovery shell epoxy company make, trade name). By using a catalyst of the Hydrazide system, epoxy and urethane can make a random network formed, a low-temperature cure of them can become possible, and heat resistance can be further raised according to concomitant use with dicvandiamide.

[0014] As for a blending ratio of above-mentioned Hydrazide, it is preferred that a blending ratio of 1 to 10 % of the weight and dicyandiamide is also 1 to 10 % of the weight to the whole paste composition to the whole paste composition. [0015]As (D) silver dust used for this invention, it can be used for shape etc. without

restriction. As for a blending ratio of silver dust, it is preferred that it is 20 to 75 % of the weight to a resin composition.

[0016] The manufacturing method concerning mount paste for semiconductors of this invention can add each ingredient mentioned above with a conventional method, i.e., bisphenol type epoxy resin, a urethane prepolymer, Hydrazide, dicyandiamide, silver dust, and other ingredients, can fully stir them, and can be manufactured easily.

[0017]

[Function]In this invention, the two above-mentioned specific kinds [mixture of (B) urethane prepolymer and (A) bisphenol type epoxy resin] are used as primary material resin of thermosetting resin, By using a denaturation amine curing agent (Hydrazide and dicyandiamide), it has low stress nature and that of heat-resistant reliability can obtain the high paste for mount.

F00181

[Embodiment of the Invention]Next, this invention is not limited by these examples although an example explains this invention concretely. It means a "weight section" that it is with a "part" as used in the following examples and comparative examples. [0019]as example 1 bisphenol F type epoxy resin -- YL-983U (oil recovery shell epoxy company make.) as a with 12.5 copies of trade names, and an isocyanate equivalents of 1000 or more urethane prepolymer -- QR9276 (the trade name by the Asahi electrification company.) To isocyanate equivalent 1620 6.2 copy and a hardening agent, 0.3 copy of bisphenol A ether dicarboxylic acid hydrazide, and 0.5 copy of dicyandiamide, 7.5 copies of t-buthylphenyl glycidyl ether (it abbreviates to TGE henceforth) was mixed as 73 copies of scale-like silver dust, and a reaction diluent, and thermosetting adhesive was obtained. Adhesive strength was measured about these adhesives, and the cambered amount of the chip was evaluated, and the result was shown in Table 1.

[0020]as comparative example 1 bisphenol F type epoxy resin — YL-983U (oil recovery shell epoxy company make.) To 18.7 copies of trade names, and a hardening agent, 7.5 copies of TGE(s) were mixed for 0.3 copy of bisphenol A ether dicarboxylic acid hydrazide, 0.5 copy of dicyandiamide, and scale-like silver dust as 73 copies and a reaction diluent, and thermosetting adhesive was obtained. Evaluation measurement of adhesive strength and the cambered amount of a chip was carried out by the same method as an example, and the result was shown in Table 1.

[0021]as a with a comparative example 2 isocyanate equivalents of 1000 or more urethane prepolymer - QR9276 (the trade name by the Asahi electrification company.) To the isocyanate equivalent 1620 18.7 copy and the hardening agent, 7.5 copies were mixed [0.3 copy of bisphenol A ether dicarboxylic acid hydrazide, 0.5 copy of dicyandiamide, and scale-like silver dust] for TGE as 73 copies and a reaction diluent, and thermosetting adhesive was obtained. The method same about these adhesives as an example estimated adhesive strength and the cambered amount of the chip, and the result was shown in Table 1.

[0022]as comparative example 3 bisphenol F type epoxy resin -- YL-983U (oil recovery shell epoxy company make.) as a with 12.5 copies of trade names, and an isocyanate equivalent of less than 1000 urethane prepolymer -- the coronate HX (the trade name by a Japanese polyurethane industrial company.) To the isocyanate equivalent 332.6 6.2 copy and the hardening agent, 7.5 copies of TGE(s) were mixed as 0.3 copy of bisphenol A ether dicarboxylic acid hydrazide, 0.5 copy of dicyandiamide, 73 copies of scale-like silver dust, and a reaction diluent, and thermosetting adhesive was obtained. Evaluation measurement of adhesive strength and the cambered amount of a chip was carried out by the same method as an example, and the result was shown in Table 1.

[Table 11

81	実施例	比較例			
特性(単位)	1	1	2	3	
接着強度(k g/mm ²) [240℃] チップ反り量(μm)	1. 5 30	3. 0 120	0. 5 20	1. 0 80	

About adhesive strength, after the measuring method's having put adhesives so that thickness might be set to 40 micrometers between a 4 mm** silicon chip and Cu board, and making it harden them in 120 ** and 120 minutes, it measured the shear strength at 240 **. After the cambered amount of the chip having put adhesives so that thickness might be set to 20 micrometers between a 4x12-mm silicon chip and Cu board, and making it harden them in 150 ** and 120 minutes, it measured the cambered amount of the chip in ordinary temperature with the surface roughness plan. [10024]

[Effect of the Invention]In this invention, specific amount combination of two kinds of hardening agents is carried out, using two ingredients specific as a principal member epoxy resin of thermosetting resin.

Therefore, the paste for mount obtained became possible [serving both as and having low stress nature and heat-resistant reliability].

t by the same method as an example, and the result was shown in Table 1. [0023]

Table 11

	例	実施例	比較例		
特性 (単位)		1	1	2	3
接着強度(k g / m m ²) チップ反り量(μ m)	[240°C]	1. 5 30	3. 0 120	0. 5 20	1. 0 80

About adhesive strength, after the measuring method's having put adhesives so that thickness might be set to 40 micrometers between a 4 mm** silicon chip and Cu board, and making it harden them in 120 ** and 120 minutes, it measured the shear strength at 240 **. After the cambered amount of the chip having put adhesives so that thickness might be set to 20 micrometers between a 4x12-mm silicon chip and Cu board, and making it harden them in 150 ** and 120 minutes, it measured the cambered amount of the chip in ordinary temperature with the surface roughness plan.

[0024]

[Effect of the Invention]In this invention, specific amount combination of two kinds of hardening agents is carried out, using two ingredients specific as a principal member epoxy resin of thermosetting resin.

Therefore, the paste for mount obtained became possible [serving both as and having low stress nature and heat-resistant reliability].

[Claim(s)]

[Claim 1](A) Bisphenol type epoxy resin and (B) isocyanate equivalent as a urethane prepolymer which is 1000 or more, and a (C) hardening agent, Use Hydrazide, dicyandiamide, and (D) silver dust as an essential ingredient, and the whole paste is received, Mount paste for semiconductors in which a resinous principle of [+ (B)] is characterized by blending 1 - dicyandiamide of 10 % of the weight and the (C) hardening agent to 10% of the weight, and coming to blend 1 - (D) silver dust with 20 to 75% of the weight of a rate, respectively by 10 - Hydrazide of 40 % of the weight and the (C) hardening agent. [(A)]

[Claim 2](A) bisphenol type epoxy resin -- (-- B --) -- urethane -- a prepolymer -- a blending ratio -- [-- (-- A --) -- : -- (-- B --) --] -- a wt. ratio -- 10:2 . -- five -- 10:5 -- within the limits -- it is -- being according to claim 1 -- a semiconductor -- ** -- mount paste .